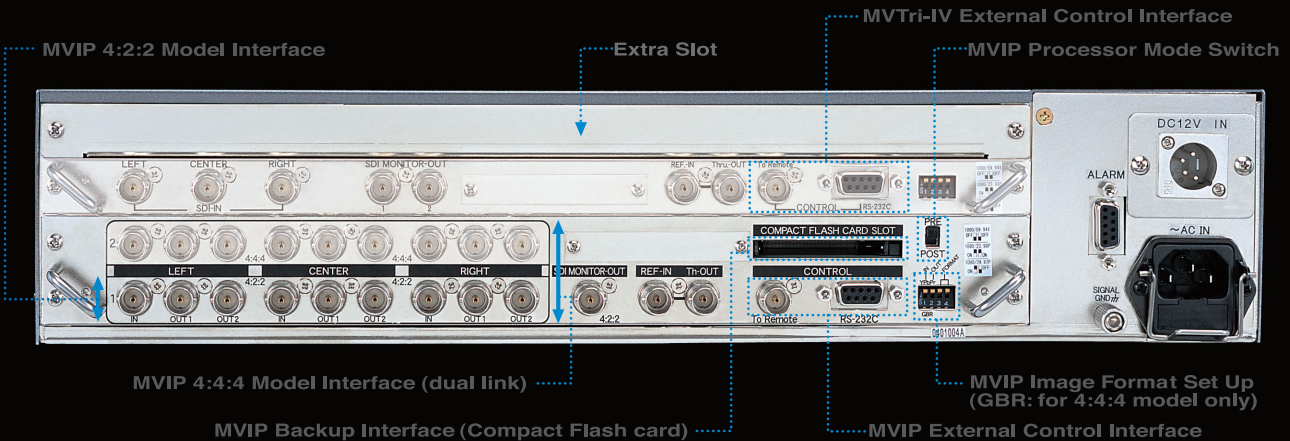
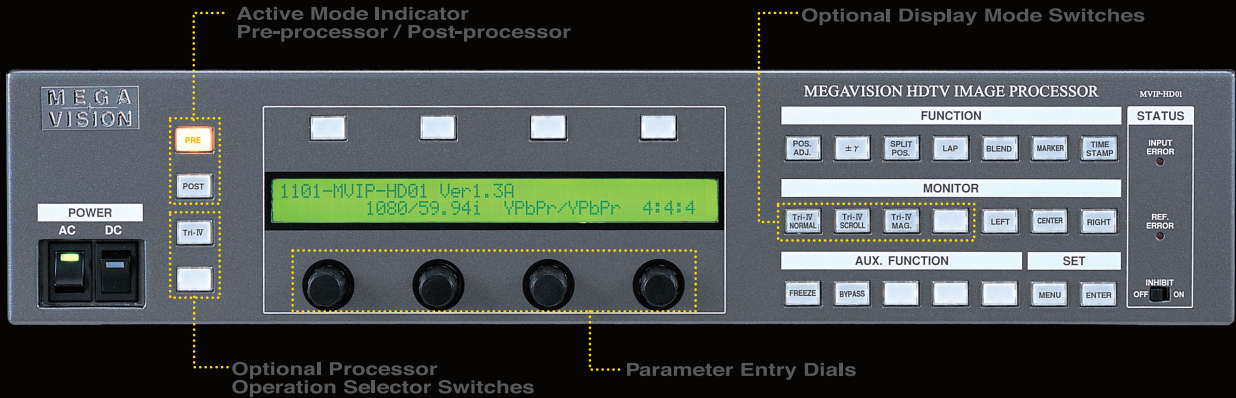


The Ultra-Widescreen High-Definition Visual System

MEGA VISION

IMAGE PROCESSOR

メガビジョン イメージプロセッサ



MVIP-HD01

OPTIONS : 4:4:4モデル (YPbPr/GBR,10ビット)
3面ビューワを内蔵した統合筐体

48:9の超ワイド映像を記録・再生用にシームレス処理
EIA 2Uサイズの筐体とAC/DC電源対応による機動力

PERFORMS 48:9 ULTRA-WIDE IMAGE SEAMLESS PROCESSING
FOR RECORDING/PLAYBACK
PORTABILITY AND ADAPTABILITY REALIZED BY EIA 2U CASE
AND AC/DC POWER SUPPORT

OPTIONS : SUPPORT FOR 4:4:4 FORMAT (10 BIT YPbPr/GBR)
INTEGRATION WITH TRI-IMAGE VIEWER BY INTERNAL HOUSING
OF TRI-IMAGE VIEWER BOARD IN IMAGE PROCESSOR CASE

HD
HIGH-DEFINITION

IMAGE PROCESSOR MVIP-HD01 メガビジョン イメージプロセッサ

4:2:2 / 4:4:4フォーマットに対応

- 撮影時の超シームレス接合：光学的重複映像(のりしろ)接合にも対応
- 上映時の超シームレス接合：突き合せ/重ね合わせ表示 両対応

Supports 4:2:2 & 4:4:4 formats

- Ultra-seamless image stitching for shooting : supports stitching of optical overlaps (duplicated overlap)
- Ultra-seamless image stitching for displaying : supports both edge-joining and overlap-synthesis for display

至高のシームレス一望映像をデジタル化する メガビジョン イメージプロセッサ

MEGA VISION Image Processor - digitalizing the ultimate seamless panoramic image



メガビジョン イメージプロセッサは、HDカメラへの入力となる「レンズシステム内での光学映像分割処理」とのセットとなる、HDカメラからの出力に対する「映像データのエレクトロニクス処理」をカバーして、シームレス一望映像をデジタルデータで再現可能にします。

但し、画質に影響を与える映像補正・加工処理は一切行わず、カメラと表示システムの実力を引き出すための純粋な「シームレス映像記録・再生のための機能」を提供します。

The MEGA VISION Image Processor reproduces the seamless panoramic image as digital data by "electronic processing of the image data" output from the HDTV cameras and is a counterpart process to the "optical splitting of the single image" in the lens system prior to input to the HDTV cameras.

However, the Image Processor does not correct or process the image in any way that may affect image quality, providing "functionality for recording and reproducing a genuinely seamless image" that draws out the true capabilities of the camera and display systems.

撮影時のプリプロセッサ機能と上映時のポストプロセッサ機能

Pre-processor (shooting) functions and post-processor (display) functions.

プリプロセッサ機能

次の3つのエレクトロニクス処理によって、記録・伝送中継用のシームレスなデジタル映像データを生成します。

- レンズシステムで光学的に分割・生成された標準HDカメラ映像(16:9)間の垂直・水平位置関係を調節
- 上記映像の再接合によってシームレスな48:9のワイドデジタル映像を生成
- 48:9のワイドデジタル映像を指定位置で再分割してHD映像データを出力

Post-processor functions

Generates seamless digital image data, for recording / transmission and broadcast, by means of the following 3 electronic processing functions.

- Adjustment of relative vertical and horizontal positions between the standard 16:9 HDTV camera images which are generated by optically splitting the 48:9 image in the lens system.
- Generation of a seamless 48:9 wide digital image by re-joining the images generated above.
- Re-splitting of the 48:9 wide digital image at specified positions and output of HDTV image data.

ポストプロセッサ機能

次の2つのエレクトロニクス処理によって、突合せ表示や重ね合せ表示など表示システムに合わせたシームレスな再生・上映用デジタル映像データを生成し、スムーズなつなぎ目と表示映像幅の調整を実現します。

- 48:9のシームレス基本映像ソースに対して、水平方向の表示範囲や重ね合せ表示用のりしろ映像幅を調整
- 重ね合せ表示用のりしろの生成とクロスフェードによる光量制御

Pre-processor functions

Generates digital image data for seamless playback and display according to the display system (image data for edge-joining, overlap-synthesis etc.) and allows adjustment of image width, by means of the following 2 electronic processing functions.

- Adjustment of the horizontal display range and the width of the image overlaps, based on the original 48:9 seamless image source.
- Generation of image overlaps for image-synthesis for display and cross-fade processing to control the amount of light at the overlaps.

プリプロセッサ処理の流れ

Pre-processor processing flow

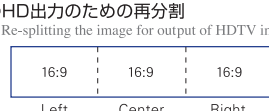
- 入力映像の位置関係調整
Adjustment of relative positions between the input HDTV images



- 一望映像の再現
Restoring the seamless panoramic image



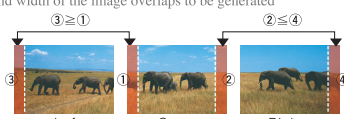
- HD出力のための再分割
Re-splitting the image for output of HDTV images



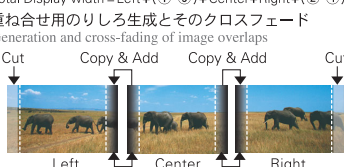
ポストプロセッサ処理の流れ

Post-processor processing flow

- 表示時の左右映像サイズと重ね合せ用のりしろ生成
Adjustment of the horizontal size of both left/right images and width of the image overlaps to be generated



- 重ね合せ用のりしろ生成とそのクロスフェード
Generation and cross-fading of image overlaps



シームレス映像撮影・上映ノウハウに基づく充実した基本機能

Rich functionality based on seamless image shooting & display know-how.

- ① リファレンス信号選択機能
- ② フリーズ表示機能
- ③ バイパス出力機能
- ④ 各種設定パラメータ登録管理機能(内部メモリ:10パターン、外部メモリ:99パターン)
- ⑤ タイムスタンプ表示オーバーレイ機能
- ⑥ マーカー表示オーバーレイ機能(垂直6分割、水平3分割)

- ① Reference signal selection function
- ② Freeze display function
- ③ Bypass output function
- ④ Save setting parameters function (internal memory - 10 patterns, external memory - 99 patterns)
- ⑤ Timestamp overlay function
- ⑥ Marker overlay function (6 vertical divisions, 3 horizontal divisions)

メガビジョン イメージプロセッサの特徴

MEGA VISION Image Processor Features.

- ◆スイッチによるプリプロセッサ機能とポストプロセッサ機能の簡単な切り替え
- ◆EIA 2Uサイズのコンパクトな筐体で、2つのオプションスロットを確保
- ◆AC/DC電源対応
- ◆多彩なオプション
 - 4:4:4モデル(YPbPrまたはGBR、10ビット対応)
 - 3面ビューワの内蔵による省スペース&高機能の統合化

- ◆Simple switching between pre-processor and post-processor functions using a dip-switch.
- ◆Compact EIA 2U case with 2 option slots.
- ◆Supports both AC and DC power supplies.
- ◆Various options
 - 4:4:4 model (supports 10 bit YPbPr or GBR).
 - Product integration by internal housing of Tri-Image Viewer board for space saving and extended functionality.

IMAGE PROCESSOR MVIP-HD01-422 / 444 仕様 Specifications

構成 Type	標準構成 Standard	3面ビューワ内蔵時 With internal Tri-Image Viewer board
入力 Input	HD-SDI (BTA-S004B : SMPTE292M / * SMPTE372M)	
入力系統 Input Connectors	L/C/R**各1 (BNC x 3**) / L/C/R** x 1 each (BNC x 3**)	
レファレンス入力/出力 Reference Input/Output	HD3値SYNC (0.6Vp-p, 75Ω) 各1入力 / 1出力 (BNC x 2) / HD Tri-level SYNC (0.6V p-p, 75Ω) 1 input / 1 output (BNC x 2)	
出力 Output	HD-SDI (BTA-S004B : SMPTE292M / * SMPTE372M)	
出力系統 Output Connectors	L/C/R**各2 (同一内容, BNC x 6**) / L/C/R2** each (identical output, BNC x 6**)	
モニター出力**** Monitor Output****	HD-SDI (BTA-S004B : SMPTE292M)	
モニター出力系統 Monitor Connectors	1 (BNC x 1)	イメージプロセッサ、3面ビューワ各1 (BNC x 2) / 1 each for Image Processor & Tri-image Viewer (BNC x 2)
対応フォーマット***** Supported Formats*****	1080/59.94i, 1080/23.98p, 1080/29.97p (入出力は同一フォーマット : identical formats for Input and Output)	
リモート I/F Remote Interface	半二重同軸ケーブル伝送 (独自プロトコル, BNC x 1) / Half-duplex coaxial cable (proprietary protocol, BNC x 1)	
外部制御 I/F External Control Interface	RS232C (D-sub9 x 1)	
電源 Power Requirements	AC100V~240V(±10%) 50/60Hz / DC10V~DC16V	
消費電力 Power Consumption	120W (DC 7.5A)	200W (DC 10A)
動作温度/湿度 Ambient Operating Temperature / Humidity	+5°C ~ +40°C / 0 ~ 90% RHD (結露なきこと : non-condensing)	
外形寸法 Size	W424 x D500 x H88 (mm) / EIA規格 2Uラックマウントサイズ / EIA 2U Rack Mounting	
重量 Weight	9Kg	10Kg

* 4:4:4モデルのみサポート Only Supported by 4:4:4 Image Processor.

** L: レフト映像 / C: センター映像 / R: ライト映像
イメージプロセッサに3面ビューワを内蔵した場合、3面ビューワ基板の入力映像系統は無効 (イメージプロセッサからの内部接続のみ有効)

L: left image, C: center image, R: right image
Image input connectors for the Tri-image Viewer board are disabled when housed inside Image Processor (Image Processor internal connection enabled)

*** 4:4:4モデルの場合は、2倍 (Dual Link)
Double the number of Input / Output connectors for 4:4:4 Image Processor (Dual Link)

**** 4:4:4モデルの場合は、4:2:2に変換して出力
For 4:4:4 Image Processor, Input is converted into 4:2:2 for Monitor output

***** Y:Pb:Pr/10bit (4:4:4モデルはG:B:R/10bitもサポート : 4:4:4 Image Processor also supports G:B:R/10bit)